

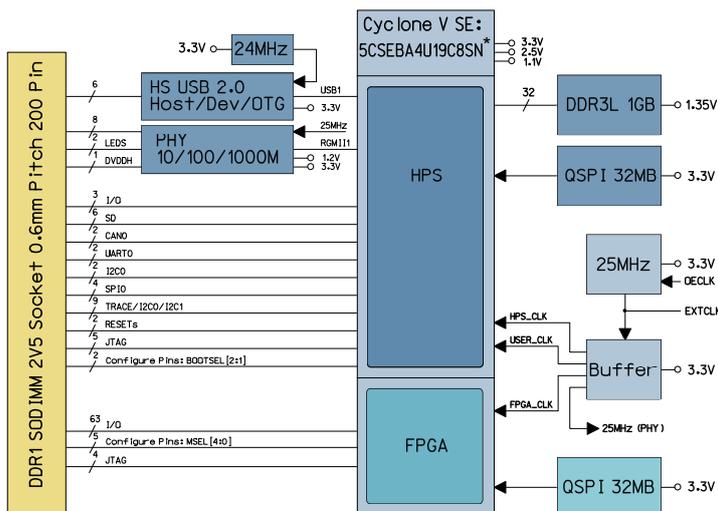
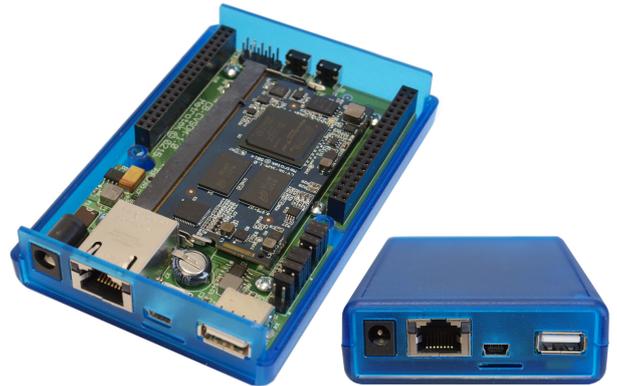
# НТЦ Метротек

## Модуль CV-SE-SOM на базе Cyclone V SoC

Российская компания «НТЦ Метротек» («Научно-технический центр Метротек») с 2003 года занимается разработкой и производством устройств и программного обеспечения для проведения измерений в сетях связи.

Модуль CV-SE-SOM, созданный на базе Altera Cyclone V SoC (FPGA + ARM A9MP), предназначен для встраивания в системы цифровой обработки сигналов, управления и контроля. Для создания систем на основе модуля CV-SE-SOM, «НТЦ Метротек» предлагает отладочную плату CB-CV-SOM, которая содержит все необходимые компоненты и интерфейсы для его работы.

SOM-модули и отладочные платы разрабатываются и производятся в России.

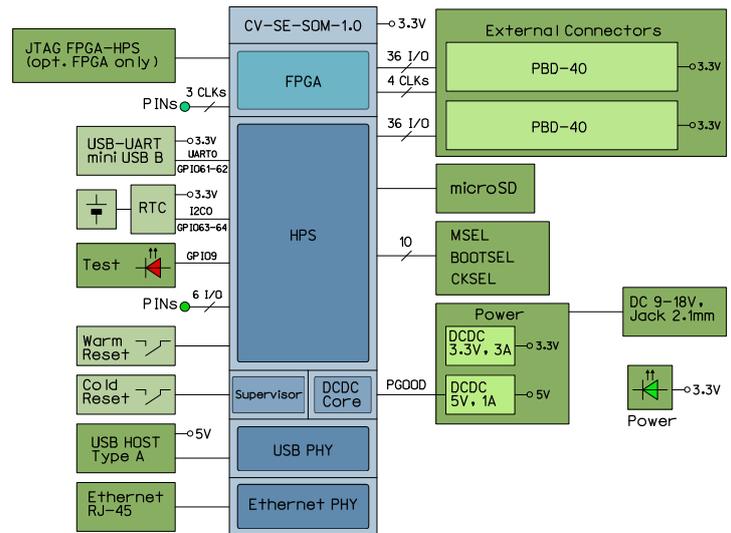


\* Парт-номер FPGA, устанавливаемый в базовом исполнении модуля CV-SE-SOM.

### Технические параметры модуля CV-SE-SOM

Сyclone V (FPGA)	- 63 FPGA I/O (25...110 тысяч ячеек)**
Сyclone V (HPS A9)	- 30 HPS I/O (1 ядро 600 МГц, 2 ядра 800 МГц)**
Память	- 1 Гб DDR3L HPS RAM, 32 бита - 32 Мб QSPI FPGA, 32 Мб QSPI HPS (опционально)
Питание	- 3.3 В ± 5%
Интерфейсы	- HS USB 2.0 PHY Host/Dev/OTG - Ethernet PHY 10/100/1000M - SD (MMC, eMMC) - CAN - UART - 2 × I2C - SPI - HPS JTAG, HPS TRACE, FPGA JTAG
Форм-фактор	- SODIMM DDR1 200 контактов, шаг 0.6 мм
Размеры, мм	- 67.6 × 37 × 5.5

\*\*Количество ячеек, ядер и рабочая частота зависит от парт-номера FPGA и может меняться при заказе.



### Технические параметры отладочной платы CB-CV-SOM

Интерфейсы	- USB 2.0 Host тип A, HPS - RJ-45 10/100/1000M - microSD карта - mini USB (мост USB-UART0), консоль - DC Power Jack (2.1 мм) разъём питания, 9...18 В
Дополнительно	- JTAG FPGA-HPS - RTC - кнопки WARM и COLD сброса - 2 × PBD-40
OC	- Linux

### Контакты

Россия, Санкт-Петербург  
+7 (812) 340-0118, +7 (812) 340-0119  
support@metrotek.spb.ru  
<http://metrotek.spb.ru>